

# Prickly Ash

## 取扱説明書

Rev 1.00 初版

## 製品仕様

### 実装デバイス

MPU	STM32L010F4P6 Cortex-M0 32MHz ROM:16KB RAM:2KB
リセット IC	TCM809R
レギュレータ	AP7333

I/O 数	I/O : 13 IN : 1 (BOOT0)
デバッグポート	1 (ST-Link)
リセット入力	1
入力電圧	5V(DC)
出力電圧	3.3V(DC)

### ピン一覧

#### CONN1

#### CONN2

1	5V(IN)	1	3.3V(OUT)
2	PA0	2	PB9
3	PA1	3	PC15
4	PA2	4	PC14
5	PA3	5	nRST
6	PA4	6	PA9
7	PA5	7	PA10
8	PA6	8	PB1
9	PA7	9	GND

- リセット IC は OD/OC ではなく TTL 出力で 4.7K $\Omega$  を介して nRST に接続されています。外部にリセット SW を接続する場合はダイレクトに接続してください。
- PB9 は BOOT0 と共用ピンになっています。ポートとして使用する場合は入力ポート専用となります。
- PA13 および PA14 は ST-LINK で使用するため CONN1/CONN2 にはアサインしていません。

#### CONN3 (ST-Link)

1	3.3V
2	SWCLK
3	SWDIO
4	GND

### 通信関連端子一覧

USART	LPUART	I2C	SPI		SPI	I2C	LPUART	USART
RX2/CTS2								
RTS2/DE2		SMBA1						
TX2	TX1							
RX2	RX1							
CK2	TX1		NSS1			SCL1		TX2
			CLK1			SDA1		RX2
	CTS1		MISO1		MOSI1		DE1/RTS1	CK2
CTS2			MOSI1					

### ST-LINK V2 との接続

CONN3		ST-LINK V2	
1	3.3V	1	Target VCC
2	SWCLK	9	SWCLK
3	SWDIO	7	SWIO
4	GND	12	GROUND

- Amazon 等で販売している ST-LINK V2 のスティックタイプは 3.3V には接続しないでください。

## 注意事項

- デザイン・MPU 以外の部品は予告なく変更する場合があります。
- MPU の使用方法等についてのお問い合わせは受け付けておりません。
- 付属品のピンヘッドはご自身ではんだ付けしてください。

## 付属品

ピンヘッド	9 ピン 1 列 (細ピン)	2 個
ピンヘッド	4 ピン 1 列	1 個